日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2002年11月15日

出 願 番 号 Application Number:

特願2002-331790

[ST. 10/C]:

[JP2002-331790]

出 願 人
Applicant(s):

株式会社オートネットワーク技術研究所

住友電装株式会社

住友電気工業株式会社

2003年 9月29日

特許庁長官 Commissioner, Japan Patent Office 今井康



【書類名】 特許願

【整理番号】 414009081

【提出日】 平成14年11月15日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 3/03

【発明者】

【住所又は居所】 愛知県名古屋市南区菊住1丁目7番10号 株式会社オ

ートネットワーク技術研究所内

【氏名】 小野 純一

【特許出願人】

【識別番号】 395011665

【氏名又は名称】 株式会社オートネットワーク技術研究所

【特許出願人】

【識別番号】 000183406

【氏名又は名称】 住友電装株式会社

【特許出願人】

【識別番号】 000002130

【氏名又は名称】 住友電気工業株式会社

【代理人】

【識別番号】 100089233

【弁理士】

【氏名又は名称】 吉田 茂明

【選任した代理人】

【識別番号】 100088672

【弁理士】

【氏名又は名称】 吉竹 英俊

ページ: 2/E

【選任した代理人】

【識別番号】 100088845

【弁理士】

【氏名又は名称】 有田 貴弘

【先の出願に基づく優先権主張】

【出願番号】 特願2002-268910

【出願日】 平成14年 9月13日

【手数料の表示】

【予納台帳番号】 012852

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9606848

【包括委任状番号】 9005280

【包括委任状番号】 9700876

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 入力受付装置及び入力受付方法

【特許請求の範囲】

【請求項1】 一方向に長く延びた形態を有し、略平行に対向配置された同一サイズの第1及び第2の抵抗体を有し、その両抵抗体がその長手方向について単位長さ当たり一定の同一抵抗値を有しており、処理部が、操作により生じる前記抵抗体間の直接的又は他の導電部材を介した間接的な導通状況に基づいて入力を受け付ける入力受付装置であって、

前記第1の抵抗体における前記長手方向の一方側端部に第1の定電圧が印加され、その他方側端部が第1の電圧検出位置として設定され、

前記第2の抵抗体における前記長手方向の一方側端部が、前記第1の電圧検出 位置と反対側に位置するように第2の電圧検出位置として設定され、その他方側 端部が、グランドに接続又は前記第1の定電圧よりも低い第2の定電圧を印加さ れ、

前記処理部が、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値 に基づいて前記抵抗体間の導通状況を検出することを特徴とする入力受付装置。

【請求項2】 請求項1に記載の入力受付装置において、

前記処理部が、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な導通位置を検出することを特徴とする入力受付装置。

【請求項3】 請求項2に記載の入力受付装置において、

前記処理部が、

前記両抵抗体の前記長手方向に沿った長さをLとし、前記両抵抗体の一方側端部から前記導通位置までの距離をLxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数L,Lx,V1,V2,AD1,AD2の関係より、前記導通位置を特定するための距離Lxに応じて変化する所定の位置計算値を算出することを特徴とする入力受付装置。

【請求項4】 請求項1ないし3のいずれかに記載の入力受付装置において

前記処理部が、前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が所定の値以下であるか否かを判定することにより、前記抵抗体間の直接的又は間接的な導通の有無を検出することを特徴とする入力受付装置。

【請求項5】 請求項3に記載の入力受付装置において、

前記処理部が、

前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が所定の値以下であるか否かを判定することにより、前記抵抗体間の直接的又は間接的な導通の有無を検出し、前記抵抗体の直接的又は間接的な導通を検出した場合に、前記変数L, Lx, V1, V2, AD1, AD2の関係より、前記位置計算値を算出し、その算出した位置計算値が、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置に応じて予め設定された複数の計算値区間のうちのいずれの計算値区間に属するかを判定することにより、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいずれに対応するかを判定することを特徴とする入力受付装置。

【請求項6】 請求項1に記載の入力受付装置において、

前記処理部が、

前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置に応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいずれのスイッチ位置内に対応するかを判定することを特徴とする入力受付装置。

【請求項7】 請求項1に記載の入力受付装置において、

前記処理部が、

前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された第1の基準値Vstを 上回っている場合には、前記抵抗体間の直接的又は間接的な導通が生じていない と判定し、

前記値AD1-AD2が、前記第1の基準値Vst以下で、かつ予め設定された第2の基準値Vmin(ただし、Vmin<Vst)以上である場合には、前記抵抗体間の導通状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じている単数導通状態にあると判定し、

前記値AD1-AD2が、前記第2の基準値Vmin未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定することを特徴とする入力受付装置。

【請求項8】 請求項7に記載の入力受付装置において、

前記処理部が、

前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な複数の導通位置を検出することを特徴とする入力受付装置。

【請求項9】 請求項1に記載の入力受付装置において、

前記処理部が、

前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された基準値Vmin及び基準値Vst(ただし、Vst>Vmin)の間にある場合には、前記抵抗体間の直接的又は間接的な導通が生じていると判定し、

前記値AD1-AD2が、前記基準値Vmin及び前記基準値Vstの間にない場合には、前記抵抗体間の直接的又は間接的な導通が生じていないと判定することを特徴とする入力受付装置。

【請求項10】 請求項7に記載の入力受付装置において、

前記処理部が、

前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態 にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧 検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数の スイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が 生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごと に予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定す ることにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位 置において前記導通が生じているかを判定することを特徴とする入力受付装置。

【請求項11】 請求項1に記載の入力受付装置において、

前記処理部が、

前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定することを特徴とする入力受付装置。

【請求項12】 一方向に長く延びた形態を有し、略平行に対向配置された同一サイズの第1及び第2の抵抗体を有し、その両抵抗体がその長手方向について単位長さ当たり一定の同一抵抗値を有しており、操作により生じる前記抵抗体間の直接的又は他の導電部材を介した間接的な導通状況に基づいて入力を受け付ける入力受付方法であって、

前記第1の抵抗体における前記長手方向の一方側端部に第1の定電圧が印加され、その他方側端部が第1の電圧検出位置として設定され、

前記第2の抵抗体における前記長手方向の一方側端部が、前記第1の電圧検出 位置と反対側に位置するように第2の電圧検出位置として設定され、その他方側 端部が、グランドに接続又は前記第1の定電圧よりも低い第2の定電圧を印加さ れ、

前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて前記 抵抗体間の導通状況を検出することを特徴とする入力受付方法。

【請求項13】 請求項12に記載の入力受付方法において、

前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前

記長手方向に対する前記抵抗体間の直接的又は間接的な導通位置を検出すること を特徴とする入力受付方法。

【請求項14】 請求項13に記載の入力受付方法において、

前記両抵抗体の前記長手方向に沿った長さをLとし、前記両抵抗体の一方側端部から前記導通位置までの距離をLxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数L, Lx, V1, V2, AD1, AD2の関係より、前記導通位置を特定するための距離Lxに応じて変化する所定の位置計算値を算出することを特徴とする入力受付方法。

【請求項15】 請求項12ないし14のいずれかに記載の入力受付方法において、

前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が所定の値以下 であるか否かを判定することにより、前記抵抗体間の直接的又は間接的な導通の 有無を検出することを特徴とする入力受付方法。

【請求項16】 請求項14に記載の入力受付方法において、

前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が所定の値以下であるか否かを判定することにより、前記抵抗体間の直接的又は間接的な導通の有無を検出し、前記抵抗体の直接的又は間接的な導通を検出した場合に、前記変数L,Lx,V1,V2,AD1,AD2の関係より、前記位置計算値を算出し、その算出した位置計算値が、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置に応じて予め設定された複数の計算値区間のうちのいずれの計算値区間に属するかを判定することにより、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいずれに対応するかを判定することを特徴とする入力受付方法。

【請求項17】 請求項12に記載の入力受付方法において、

前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置に応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電

圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいずれのスイッチ位置内に対応するかを判定することを特徴とする入力受付方法。

【請求項18】 請求項12に記載の入力受付方法において、

前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された第1の基準値Vstを 上回っている場合には、前記抵抗体間の直接的又は間接的な導通が生じていない と判定し、

前記値AD1-AD2が、前記第1の基準値Vst以下で、かつ予め設定された第2の基準値Vmin(ただし、Vmin<Vst)以上である場合には、前記抵抗体間の導通状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じている単数導通状態にあると判定し、

前記値AD1-AD2が、前記第2の基準値Vmin未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定することを特徴とする入力受付方法。

【請求項19】 請求項18に記載の入力受付方法において、

前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な複数の導通位置を検出することを特徴とする入力受付方法。

【請求項20】 請求項12に記載の入力受付方法において、

前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された基準値Vmin及び基準値Vst(ただし、Vst>Vmin)の間にある場合には、前記抵抗体間の直接的又は間接的な導通が生じていると判定し、

前記値AD1-AD2が、前記基準値Vmin及び前記基準値Vstの間にない場合には、前記抵抗体間の直接的又は間接的な導通が生じていないと判定することを特徴とする入力受付方法。

【請求項21】 請求項18に記載の入力受付方法において、

前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定することを特徴とする入力受付方法。

【請求項22】 請求項12に記載の入力受付方法において、

前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定することを特徴とする入力受付方法。

【請求項23】 請求項1に記載の入力受付装置において、

前記処理部が、

前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が予め設定された第1の基準レベルを下回ったときに前記抵抗体間の直接的又は間接的な導通が生じたと判定し、その第1の基準レベルを下回った前記電圧差が前記第1の基準レベルよりも値の大きい予め設定された第2の基準レベルを上回ったときに前記抵抗体間の直接的又は間接的な導通が終了したと判定することを特徴とする入力受付装置。

【請求項24】 請求項23に記載の入力受付装置において、

前記処理部が、

前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の 終了を検出するまでの期間内において、前記第1の電圧検出位置及び前記第2の 電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的 又は間接的な導通位置を検出することを特徴とする入力受付装置。

【請求項25】 請求項24に記載の入力受付装置において、

前記処理部が、

前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の 終了を検出するまでの前記期間内において、前記第1の電圧検出位置及び前記第 2の電圧検出位置の電圧値に基づいた前記導通位置の検出を、1回、定期的に複 数回、又は実質的に連続的に行うことを特徴とする入力受付装置。

【請求項26】 請求項24又は25に記載の入力受付装置において、 前記処理部が、

前記両抵抗体の前記長手方向に沿った長さをLとし、前記両抵抗体の一方側端部から前記導通位置までの距離をLxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数L, Lx, V1, V2, AD1, AD2の関係より、前記導通位置を特定するための距離Lxに応じて変化する所定の位置計算値を算出することを特徴とする入力受付装置。

【請求項27】 請求項23に記載の入力受付装置において、

前記処理部が、

前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の 終了を検出するまでの期間内において、

前記第1の電圧検出位置の電圧値から前記第2の電圧検出位置の電圧値を引き 算した値が、前記第1の基準レベル以下で、かつ前記第1の基準レベルよりも小 さい予め設定された第3の基準レベル以上である場合には、前記抵抗体間の導通 状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じ ている単数導通状態にあると判定し、

前記値が、前記第3の基準レベル未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定することを特徴とする入力受付装置。

【請求項28】 請求項27に記載の入力受付装置において、

前記処理部が、

前記値に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な複数の導通位置を検出することを特徴とする入力受付装置。

【請求項29】 請求項27に記載の入力受付装置において、

前記処理部が、

前記値に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定することを特徴とする入力受付装置。

【請求項30】 請求項12に記載の入力受付方法において、

前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が予め設定された第1の基準レベルを下回ったときに前記抵抗体間の直接的又は間接的な導通が生じたと判定し、その第1の基準レベルを下回った前記電圧差が前記第1の基準レベルよりも値の大きい予め設定された第2の基準レベルを上回ったときに前記抵抗体間の直接的又は間接的な導通が終了したと判定することを特徴とする入力受付方法。

【請求項31】 請求項30に記載の入力受付方法において、

前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な導通位置を検出することを特徴とする入力受付方法。

【請求項32】 請求項31に記載の入力受付方法において、

前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の 終了を検出するまでの前記期間内において、前記第1の電圧検出位置及び前記第 2の電圧検出位置の電圧値に基づいた前記導通位置の検出を、1回、定期的に複 数回、又は実質的に連続的に行うことを特徴とする入力受付方法。

【請求項33】 請求項31又は32に記載の入力受付方法において、

前記両抵抗体の前記長手方向に沿った長さをLとし、前記両抵抗体の一方側端部から前記導通位置までの距離をLxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数L,Lx,V1,V2,AD1,AD2の関係より、前記導通位置を特定するための距離Lxに応じて変化する所定の位置計算値を算出することを特徴とする入力受付方法。

【請求項34】 請求項30に記載の入力受付方法において、

前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の 終了を検出するまでの期間内において、

前記第1の電圧検出位置の電圧値から前記第2の電圧検出位置の電圧値を引き 算した値が、前記第1の基準レベル以下で、かつ前記第1の基準レベルよりも小 さい予め設定された第3の基準レベル以上である場合には、前記抵抗体間の導通 状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じ ている単数導通状態にあると判定し、

前記値が、前記第3の基準レベル未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定することを特徴とする入力受付方法。

【請求項35】 請求項34に記載の入力受付方法において、

前記値に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な複数の導通位置を検出することを特徴とする入力受付方法。

【請求項36】 請求項34に記載の入力受付方法において、

前記値に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定することを特徴とする入力受付方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、略平行に対向配置された線状又は帯状の第1及び第2の抵抗体間の操作により生じる直接的又は他の導電部材を介した間接的な導通状況に基づいて 入力を受け付ける入力受付装置及び入力受付方法に関する。

[0002]

【従来の技術】

この種の従来技術としては、複数の抵抗とスイッチの組み合わせにより、各スイッチにより異なった電圧(分圧)を検出可能な回路を構成し、複数のスイッチを電圧により判別する電圧検出スイッチがある(例えば、特許文献1参照)。

[0003]

【特許文献1】

特開平8-146053号公報

[0004]

【発明が解決しようとする課題】

しかしながら、上述の従来技術では、各スイッチ導通時における検出する電圧にはそのスイッチの接触抵抗の影響が含まれているため、各スイッチの接触抵抗のバラツキにより、検出される分圧の値もバラツキが生じ、スイッチを正確に判別できない場合がある。

[0005]

そこで、本発明は、簡易な回路構成により、抵抗体間の接触抵抗等の影響を受けずに、操作による抵抗体間の導通状況を正確に検出して入力を受け付けることができる入力受付装置及び入力受付方法を提供することを目的とする。

[0006]

【課題を解決するための手段】

前記目的を達成するための技術的手段は、一方向に長く延びた形態を有し、略平行に対向配置された同一サイズの第1及び第2の抵抗体を有し、その両抵抗体がその長手方向について単位長さ当たり一定の同一抵抗値を有しており、処理部が、操作により生じる前記抵抗体間の直接的又は他の導電部材を介した間接的な導通状況に基づいて入力を受け付ける入力受付装置であって、前記第1の抵抗体における前記長手方向の一方側端部に第1の定電圧が印加され、その他方側端部が第1の電圧検出位置として設定され、前記第2の抵抗体における前記長手方向の一方側端部が、前記第1の電圧検出位置と反対側に位置するように第2の電圧検出位置として設定され、その他方側端部が、グランドに接続又は前記第1の定電圧よりも低い第2の定電圧を印加され、前記処理部が、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて前記抵抗体間の導通状況を検出することを特徴とする。

[0007]

好ましくは、前記処理部が、前記第1の電圧検出位置及び前記第2の電圧検出 位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接 的な導通位置を検出するのがよい。

[0008]

また、好ましくは、前記処理部が、前記両抵抗体の前記長手方向に沿った長さをLとし、前記両抵抗体の一方側端部から前記導通位置までの距離をLxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数し、Lx, V1, V2, AD1, AD2の関係より、前記導通位置を特定するための距離Lxに応じて変化する所定の位置計算値を算出するのがよい。

[0009]

さらに、好ましくは、前記処理部が、前記第1の電圧検出位置と前記第2の電 圧検出位置との電位差が所定の値以下であるか否かを判定することにより、前記 抵抗体間の直接的又は間接的な導通の有無を検出するのがよい。

[0010]

また、好ましくは、前記処理部が、前記第1の電圧検出位置と前記第2の電圧 検出位置との電位差が所定の値以下であるか否かを判定することにより、前記抵 抗体間の直接的又は間接的な導通の有無を検出し、前記抵抗体の直接的又は間接 的な導通を検出した場合に、前記変数L, Lx, V1, V2, AD1, AD2の 関係より、前記位置計算値を算出し、その算出した位置計算値が、前記長手方向 について前記両抵抗体に設定される複数のスイッチ位置に応じて予め設定された 複数の計算値区間のうちのいずれの計算値区間に属するかを判定することにより 、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいず れに対応するかを判定するのがよい。

$[0\ 0\ 1\ 1]$

さらに、好ましくは、前記処理部が、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置に応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいずれのスイッチ位置内に対応するかを判定するのがよい。

$[0\ 0\ 1\ 2]$

また、好ましくは、前記処理部が、前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された第1の基準値Vstを上回っている場合には、前記抵抗体間の直接的又は間接的な導通が生じていないと判定し、前記値AD1-AD2が、前記第1の基準値Vst以下で、かつ予め設定された第2の基準値Vmin(ただし、Vmin<Vst)以上である場合には、前記抵抗体間の導通状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じている単数導通状

態にあると判定し、前記値AD1-AD2が、前記第2の基準値Vmin未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定するのがよい。

[0013]

さらに、好ましくは、前記処理部が、前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な複数の導通位置を検出するのがよい。

[0014]

また、好ましくは、前記処理部が、前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された基準値Vmin及び基準値Vst(ただし、Vst>Vmin)の間にある場合には、前記抵抗体間の直接的又は間接的な導通が生じていると判定し、前記値AD1-AD2が、前記基準値Vmin及び前記基準値Vstの間にない場合には、前記抵抗体間の直接的又は間接的な導通が生じていないと判定するのがよい。

0015

さらに、好ましくは、前記処理部が、前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定するのがよい。

[0016]

また、好ましくは、前記処理部が、前記第1の電圧検出位置の電圧値と前記第

2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定するのがよい。

[0017]

さらに、前記目的を達成するための技術的手段は、一方向に長く延びた形態を有し、略平行に対向配置された同一サイズの第1及び第2の抵抗体を有し、その両抵抗体がその長手方向について単位長さ当たり一定の同一抵抗値を有しており、操作により生じる前記抵抗体間の直接的又は他の導電部材を介した間接的な導通状況に基づいて入力を受け付ける入力受付方法であって、前記第1の抵抗体における前記長手方向の一方側端部に第1の定電圧が印加され、その他方側端部が第1の電圧検出位置として設定され、前記第2の抵抗体における前記長手方向の一方側端部が、前記第1の電圧検出位置と反対側に位置するように第2の電圧検出位置として設定され、その他方側端部が、グランドに接続又は前記第1の定電圧よりも低い第2の定電圧を印加され、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて前記抵抗体間の導通状況を検出することを特徴とする。

[0018]

また、好ましくは、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な導通位置を検出するのがよい。

$[0\ 0\ 1\ 9\]$

さらに、好ましくは、前記両抵抗体の前記長手方向に沿った長さをLとし、前記両抵抗体の一方側端部から前記導通位置までの距離をLxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数L、Lx、V1、

V 2, A D 1, A D 2 の関係より、前記導通位置を特定するための距離 L x に応じて変化する所定の位置計算値を算出するのがよい。

[0020]

また、好ましくは、前記第1の電圧検出位置と前記第2の電圧検出位置との電 位差が所定の値以下であるか否かを判定することにより、前記抵抗体間の直接的 又は間接的な導通の有無を検出するのがよい。

[0021]

さらに、好ましくは、前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が所定の値以下であるか否かを判定することにより、前記抵抗体間の直接的又は間接的な導通の有無を検出し、前記抵抗体の直接的又は間接的な導通を検出した場合に、前記変数L, Lx, V1, V2, AD1, AD2の関係より、前記位置計算値を算出し、その算出した位置計算値が、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置に応じて予め設定された複数の計算値区間のうちのいずれの計算値区間に属するかを判定することにより、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいずれに対応するかを判定するのがよい。

[0022]

また、好ましくは、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置に応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記抵抗体間の直接的又は間接的な導通位置が前記複数のスイッチ位置のいずれのスイッチ位置内に対応するかを判定するのがよい。

[0023]

さらに、好ましくは、前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された第1の基準値Vstを上回っている場合には、前記抵抗体間の直接的又は間接的な導通が生じていないと判定し、前記値AD1-AD2が、前記第1の基準値Vst以下で、かつ予め設定された第2の基準値Vmin(ただし、Vmin<V



s t)以上である場合には、前記抵抗体間の導通状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じている単数導通状態にあると判定し、前記値AD1-AD2が、前記第2の基準値Vmin未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定するのがよい。

[0024]

また、好ましくは、前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な複数の導通位置を検出するのがよい。

[0025]

さらに、好ましくは、前記第1の電圧検出位置の電圧値AD1から前記第2の電圧検出位置の電圧値AD2を引き算した値AD1-AD2が、予め設定された基準値Vmin及び基準値Vst(ただし、Vst>Vmin)の間にある場合には、前記抵抗体間の直接的又は間接的な導通が生じていると判定し、前記値AD1-AD2が、前記基準値Vmin及び前記基準値Vstの間にない場合には、前記抵抗体間の直接的又は間接的な導通が生じていないと判定するのがよい。

[0026]

また、好ましくは、前記値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定するのがよい。

[0027]

さらに、好ましくは、前記第1の電圧検出位置の電圧値と前記第2の電圧検出 位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイ



ッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定するのがよい。

[0028]

また、好ましくは、前記処理部が、前記第1の電圧検出位置と前記第2の電圧 検出位置との電位差が予め設定された第1の基準レベルを下回ったときに前記抵 抗体間の直接的又は間接的な導通が生じたと判定し、その第1の基準レベルを下 回った前記電圧差が前記第1の基準レベルよりも値の大きい予め設定された第2 の基準レベルを上回ったときに前記抵抗体間の直接的又は間接的な導通が終了し たと判定するのがよい。

[0029]

さらに、好ましくは、前記処理部が、前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な導通位置を検出するのがよい

[0030]

また、好ましくは、前記処理部が、前記抵抗体間の直接的又は間接的な導通の 発生を検出した時点からその導通の終了を検出するまでの前記期間内において、 前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいた前記導 通位置の検出を、1回、定期的に複数回、又は実質的に連続的に行うのがよい。

[0031]

さらに、好ましくは、前記処理部が、前記両抵抗体の前記長手方向に沿った長さをして、前記両抵抗体の一方側端部から前記導通位置までの距離をしxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数し



,Lx, V1, V2, AD1, AD2の関係より、前記導通位置を特定するための距離Lxに応じて変化する所定の位置計算値を算出するのがよい。

[0032]

また、好ましくは、前記処理部が、前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、前記第1の電圧検出位置の電圧値から前記第2の電圧検出位置の電圧値を引き算した値が、前記第1の基準レベル以下で、かつ前記第1の基準レベルよりも小さい予め設定された第3の基準レベル以上である場合には、前記抵抗体間の導通状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じている単数導通状態にあると判定し、前記値が、前記第3の基準レベル未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定するのがよい。

[0033]

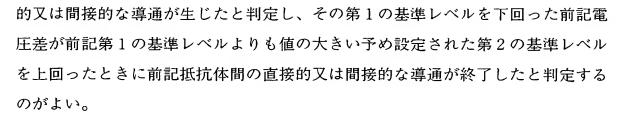
さらに、好ましくは、前記処理部が、前記値に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な複数の導通位置を検出するのがよい。

[0034]

また、好ましくは、前記処理部が、前記値に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定するのがよい。

[0035]

さらに、好ましくは、前記第1の電圧検出位置と前記第2の電圧検出位置との電位差が予め設定された第1の基準レベルを下回ったときに前記抵抗体間の直接



[0036]

また、好ましくは、前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間接的な導通位置を検出するのがよい。

[0037]

さらに、好ましくは、前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの前記期間内において、前記第1の電圧検出位置及び前記第2の電圧検出位置の電圧値に基づいた前記導通位置の検出を、1回、定期的に複数回、又は実質的に連続的に行うのがよい。

[0038]

また、好ましくは、前記両抵抗体の前記長手方向に沿った長さをLとし、前記両抵抗体の一方側端部から前記導通位置までの距離をLxとし、前記第1の抵抗体の前記一方側端部の電圧値をV1とし、前記第2の抵抗体の前記他方側端部の電圧値をV2とし、前記第1の電圧検出位置の電圧値をAD1とし、前記第2の電圧検出位置の電圧値をAD2とした場合に、これらの変数L, Lx, V1, V2, AD1, AD2の関係より、前記導通位置を特定するための距離Lxに応じて変化する所定の位置計算値を算出するのがよい。

[0039]

さらに、好ましくは、前記抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、前記第1の電圧検出位置の電圧値から前記第2の電圧検出位置の電圧値を引き算した値が、前記第1の基準レベル以下で、かつ前記第1の基準レベルよりも小さい予め設定された第3の基準レベル以上である場合には、前記抵抗体間の導通状況が、前記長手方向の1箇所で前記抵抗体間の直接的又は間接的な導通が生じている単数導通状態

にあると判定し、前記値が、前記第3の基準レベル未満である場合には、前記抵抗体間の導通状況が、前記長手方向の複数箇所で前記抵抗体間の直接的又は間接的な導通が生じている複数導通状態にあると判定するのがよい。

[0040]

また、好ましくは、前記値に基づいて前記抵抗体間の導通状況が前記複数導通 状態にあると判定した場合には、前記第1の電圧検出位置及び前記第2の電圧検 出位置の電圧値に基づいて、前記長手方向に対する前記抵抗体間の直接的又は間 接的な複数の導通位置を検出するのがよい。

[0041]

さらに、好ましくは、前記値に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した場合には、前記第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、前記長手方向について前記両抵抗体に設定される複数のスイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で前記導通が生じているかに応じて前記第1の電圧検出位置及び前記第2の電圧検出位置ごとに予め設定された複数の電圧区間のうちのいずれの電圧区間に属するかを判定することにより、前記両抵抗体の前記複数のスイッチのうちのいずれのスイッチ位置において前記導通が生じているかを判定するのがよい。

$[0\ 0\ 4\ 2]$

【発明の実施の形態】

<第1実施形態>

図1は、本発明の第1実施形態に係る入力受付装置の構成を模式的に示す図である。この入力受付装置は、略平行に対向配置された同一長さLの第1及び第2の抵抗体1,3と、その抵抗体1,3間に導通可能に設けられた複数のスイッチ素子5と、処理部7とを備えて構成されており、処理部7が、入力される信号に基づいて各スイッチ素子5の導通状況を判定することにより、スイッチ素子5を介した操作入力が受け付けられる。

$[0\ 0\ 4\ 3]$

両抵抗体1,3は、一方向に長く延びた形態(例えば、線状の形態)を有し、 単位長さ当たり一定の同一抵抗値を有している。抵抗体1の一方側端部1aは、 配線11を介して図示しない電源回路に接続され、所定の定電圧V1(第1の定電圧)が印加される。抵抗体1の他方側端部1bは、第1の電圧検出位置として設定され、配線13を介して処理部7に接続され、その他方側端部1bの電圧値AD1が処理部7によって検出される。抵抗体1の一方側端部1aと同方向の端部である抵抗体3の一方側端部3aが、第2の電圧検出位置として設定され、配線15を介して処理部7に接続され、その一方側端部3aの電圧値AD2が処理部7によって検出される。抵抗体3の他方側端部3bは、配線17を介してグランドに接続される。なお、本実施形態では、抵抗体3の他方側端部3bをグランドに接続するようにしたが、この他方側端部に、抵抗体1の一方側端部1aに印加する定電圧V1よりも低い定電圧(第2の定電圧)V2を印加するようにしてもよい。

[0044]

複数のスイッチ素子5は、抵抗体1,3の長手方向に配列されている。そして、各スイッチ素子5は、両抵抗体1,3に掛け渡されるようにして設けられており、押圧操作されると、抵抗体1,3に電気的に接触して抵抗体1,3間を電気的に導通させ、押圧操作が解除されるのに伴って抵抗体1,3から離反するようになっている。すなわち、各スイッチ素子5に対して押圧操作が行われている間だけ、その押圧操作が行われているスイッチ素子5に対応する抵抗体1,3の部分がそのスイッチ素子5を介して間接的に導通するようになっている。

[0045]

このため、いずれのスイッチ素子 5 も押圧操作されていない(オンされていない)場合には、抵抗体 1 、 3 間は電気的に遮断されている。このとき、抵抗体 1 の他方側端部 1 bの電圧値 A D 1 は、定電圧 V 1 と等しくなっており、抵抗体 3 の一方側端部 3 aの抵抗値 A D 2 は、グランドレベルになっている。そして、いすれかのスイッチ素子 5 が押圧操作された場合には、そのスイッチ素子 5 を介して抵抗体 1 、 3 間が導通し、その押圧操作されたスイッチ素子 5 の位置に応じて、電圧値 A D 1 、 A D 2 の値が変化する。

[0046]

そこで、本実施形態では、各スイッチ素子5を抵抗体1,3上の予め決められ

た位置に設置することにより、電圧値AD1, AD2の変化状況に基づいて、各スイッチ素子5の操作の有無、及びいずれのスイッチ素子5が操作されたかを判定するようになっている。例えば、スイッチ素子5A, 5B, 5Cの抵抗体1, 3の一方側端部1a, 3aからの距離は、L1, L2, L3に設定されている。

[0047]

ここで、本実施形態では、抵抗体1の一方側端部1aに定電圧V1を印加し、抵抗体3の他方側端部3bをグランドに接続した状態で、抵抗体1の他方側端部1b及び抵抗体3の一方側端部3aの電圧値AD1,AD2を検出する構成であるため、スイッチ素子5が操作されて抵抗体1,3間がスイッチ素子5を介して導通した際に、抵抗体1の一方側端部1aからそのスイッチ素子5までの部分にかかる分圧、及び抵抗体3のそのスイッチ素子5から他方側端部3bまでの部分にかかる分圧等を、抵抗体1,3間のスイッチ素子5を介した接触抵抗の影響を受けずに正確に把握できるようになっている。

[0048]

なお、本実施形態では、複数のスイッチ素子5を設け、そのスイッチ素子5が 押圧操作された場合に、そのスイッチ素子5が抵抗体1,3に導通し、これによって抵抗体1,3間がスイッチ素子5を介して間接的に導通する構成としたが、 変形例として、スイッチ素子5を設けず、例えば、抵抗体1,3間の間隔を狭め る方向に押圧操作を加えるようにし、その押圧操作が与えられた一方の抵抗体1,3が他方の抵抗体1,3に近接する方向に局所的に弾性変形して他方の抵抗体1,3に局所的に接触し、抵抗体1,3間が局所的に直接的に導通するようにしてもよい。この場合も、押圧操作の解除に伴って、一方の抵抗体1,3が他方の 抵抗体1,3から離反するように元の形状に自立的に復帰し、抵抗体1,3間の 導通が解除される。

[0049]

処理部7は、抵抗体1の一方側端部1aの電圧値AD1及び抵抗体3の他方側端部3bの電圧値AD2を検出するための電圧検出機能と、その検出した電圧値AD1,AD2に基づいて各スイッチ素子5の操作状態を判定するための判定処理機能と、その判定結果を外部に出力するための出力機能とを備えている。この

処理部7の具体的構成としては、種々の構成が考えられるが、例えば、電圧検出を行うアナログ検出素子及び演算判定素子等を組み合わせて構成してもよいし、カスタム化されたICを用いて構成してもよいし、電圧信号の入力を受け付けるアナログ入力ポートを有する汎用マイコンを用いて構成してもよい。

[0050]

なお、電圧値AD1, AD2の検出に関係する回路には、使用環境に応じて、 電磁ノイズ対策回路、静電気対策回路を設けるのが望ましい。

[0051]

図2は抵抗体1,3間の導通が生じた際の回路構成を模式的に示す図であり、抵抗体1,3の一方側端部1a,3aからの距離がLxの位置にあるスイッチ素子5が押圧操作されて抵抗体1,3間の導通が生じた状態に対応している。図2中のR1は抵抗体1,3の一方側端部1a,3aから距離Lxの位置までの部分の抵抗値を示し、R2は抵抗体1,3の距離Lxの位置から他方側端部1b,3bまでの部分の抵抗値を示し、Rcはスイッチ素子5を介した抵抗体1,3間の接触抵抗値を示している。なお、一般の場合、電圧値検出のための処理部7等へ入力インピーダンスは十分大きく設定されるため、以下の議論において配線13,15を介して処理部7に流れる電流は無視している。

[0052]

この導通状態において、抵抗体3の他方側端部3bの電圧値をV2とすると、変数L,Lx,R1,R2,V1,V2,AD1,AD2の間には、一例として

[0053]

【数1】

 $Lx:L=R1: (R1+R2) = (V1-AD1): (V1-AD1+AD2-V2) \cdots (1)$

[0054]

のような関係があり、この関係を用いて、操作されているスイッチ素子 5 を特定することができる。なお、本実施形態では、抵抗体 3 の他方側端部 3 b をグランドに接続したため、電圧値 V 2 は 0 となっている。

[0055]

例えば、前記式(1)より、V2=0として、

[0056]

【数2】

$$\frac{L \times L}{L} = \frac{(V1 - AD1)}{(V1 - AD1 + AD2)} \qquad (2)$$

[0057]

の関係式が得られ、この関係式を用いて、既知の値 V 1 及び測定値 A D 1, A D 2 から L x / L の値(位置算出値)を算出し、その算出値に基づいて操作されているスイッチ素子 5 を特定するようにしてもよい。

[0058]

なお、上記式(1), (2)は、一例に過ぎず、既知の値V1及び測定値AD1, AD2を用いてスイッチ素子5を特定可能な関係式としては、種々のものが考えられる。例えば、他の例としては、V2=0として、

[0059]

【数3】

$$\frac{Lx}{L-Lx} = \frac{R1}{R2} = \frac{(V1-AD1)}{AD2} \qquad \cdots \qquad (3)$$

[0060]

があり、この関係式を用いて、Lx/(L-Lx)の値(位置算出値)を算出し、その算出値に基づいて操作されているスイッチ素子5の位置を特定するようにしてもよい。

[0061]

また、電圧値V1, AD1, AD2と抵抗値R1, R2, Rcとの間には、

[0062]

【数4】

$$AD1-AD2 = \frac{Rc}{R1+R2+Rc} *V1 \qquad \cdots \qquad (4)$$

[0063]

のような関係がある(なお、式(4)において「*」は乗算記号である(以下、同様))。このため、電圧値AD1,AD2の差に基づいて、スイッチ素子5が 安定接触状態となっているか否かを判定することができる。

すなわち、接触抵抗値R c は、スイッチ素子 5 への押圧力又は押圧量等に応じて図3のグラフのように変化し、一定値(F s t)以上の押圧力等が与えられると安定接触状態(図3のハッチング領域)となる。そこで、安定接触状態と判断できる接触抵抗値R c の上限値をR c s t とし、また、接触抵抗値R c がR c s t となるときのAD1-AD2の値をV s t (本発明に係る所定の値、第1の基準値)とすると、前記式 (4) は、

[0065]

【数5】

$$AD1-AD2 = \frac{V1 * (Rcst)}{(R1+R2+Rcst)} = Vcst \cdots (5)$$

[0066]

となる。これより、AD1-AD2の値が、

[0067]

【数6】

[0068]

の関係を満たせば、スイッチ素子5が安定接触状態にあると判断できる。なお、図3中の値Rminについては、後述の第3実施形態で説明する。

[0069]

次に、図4に基づいて、処理部7のスイッチ位置の検出動作について説明する。まずステップS1で、電圧値AD1, AD2の検出が行われる。続くステップS2で、AD1-AD2の値がVst以下であるか否か、すなわちいずれかのスイッチ素子5が操作されて安定接触状態となっているか否かが判定され、これによっていずれかのスイッチ素子5が操作(オン)されたか否かが判定される。そ

して、いずれかのスイッチ素子5が操作されたと判断された場合にはステップS 3に進む一方、いずれのスイッチ素子5も操作されていないと判断された場合に はステップS1に戻り、いずれかのスイッチ素子5が操作されるまでステップS 1、S2の処理が繰り返される。

[0070]

ここで、ステップS2において、スイッチ素子5の操作が検出されなかった場合には、スイッチ操作なしを示す信号を外部機器に出力するようにしてもよい。

[0071]

ステップS3では、前記式(2)により、検出した電圧値AD1, AD2と予め処理部7に登録された既知の電圧値V1とに基づいて、Lx/Lの値が算出される。

$[0\ 0\ 7\ 2]$

続くステップS4では、その算出した位置計算値Lェ/Lに基づいて、いずれのスイッチ素子5が操作されたのかが特定され、特定したスイッチ素子5に対応する信号が外部機器に出力される。より詳細には、処理部7には、図5に示すようなスイッチ位置判定用テーブルT1が予め登録されている。そのテーブルT1には、複数のスイッチ素子5に一対一に対応する複数の計算値区間Q1が位置計算値Lェ/Lの取り得る値に応じて設定されている。その各計算値区間Q1は、所定の下限値(A1,A2,A3・・・)及び上限値(B1,B2,B3・・・)によって規定されており、電磁ノイズの影響、製造バラツキ等による電圧値AD1,AD2のバラツキ等を考慮して誤検出が起こらないように所定の幅を持たせて設定するのが好ましい。なお、各計算値区間Q1は、理論的な計算結果に基づいて設定してもよく、実際に各操作スイッチ5を操作して試験して得られる測定値に基づいて設定してもよい。

[0073]

そして、ステップS3で算出された位置計算値Lx/Lが、その複数の計算区間Q1のうちのいずれに属するかを判定することにより、いずれのスイッチ素子5が操作されたかが判定されるようになっている。このステップS4において、特定されたスイッチ素子5が操作された(オンされた)ことを示す信号を外部機

器に出力するようにしてもよい。

[0074]

ステップS4での処理が終了すると、再びステップS1に戻り、ステップS1 ~S4が繰り返されることにより、スイッチ素子5の操作検出が行われる。

[0075]

なお、上述の処理のステップS3, S4では、前記式(2)の関係に基づいてスイッチ位置の検出を行うようにしたが、前記式(2)以外の関係式、例えば前記式(3)を用いてスイッチ位置の検出を行うようにしてもよい。

[0076]

また、電磁ノイズ、チャタリング等の影響による誤動作を防止するため、ソフト的なフィルタ処理として、ステップS1等の電圧値AD1,AD2の検出の際には、電圧値AD1,AD2の平均化処理を行うようにしてもよく、あるいは、ステップS1からステップS4にかけてのスイッチ位置検出のための処理を複数回行い、その各回で検出したスイッチ位置が一致した場合に、スイッチ位置の検出結果を確定的なものとして外部機器に出力するようにしてもよい。このソフト的なフィルタ処理は、後述の第2ないし第8実施形態にも適用してもよい。

[0077]

以上のように、本実施形態によれば、スイッチ素子5が操作されて抵抗体1,3間がスイッチ素子5を介して導通した際に、抵抗体1の一方側端部1aからそのスイッチ素子5までの部分にかかる分圧、及び抵抗体3のそのスイッチ素子5から他方側端部3bまでの部分にかかる分圧等を、抵抗体1,3間のスイッチ素子5を介した接触抵抗の影響を受けずに正確で把握できるため、いずれのスイッチ素子5が操作されたかを正確に特定することができる。

[0078]

また、操作されたスイッチ素子 5 を特定するための所定の位置計算値(例えば、Lx/L)を、変数L, Lx, V1, AD1, AD2の関係より容易に算出することができる。

[0079]

さらに、AD1-AD2の値がVst以下であるか否かを判定することにより

、スイッチ素子5が操作されたか否かを高い信頼性で容易に判定することができる。

[0080]

また、AD1-AD2の値に基づいてスイッチ素子5が操作されたと判定された場合にのみ、変数L, Lx, Vd, AD1, AD2の関係より、操作されたスイッチ素子5を特定するための所定の位置計算値が算出され、操作されたスイッチ素子5の特定が行われるため、操作が不十分である等の要因によりスイッチ素子5が安定接触状態にない状態で、操作されたスイッチ素子5の特定が行われるのを防止することができ、入力受付の信頼性の向上が図れる。

[0081]

<第2実施形態>

図6は、本発明の第2実施形態に係る入力受付装置の入力受付処理のフローチャートである。本実施形態に係る入力受付装置が前述の第1実施形態に係る入力受付装置と実質的に異なる点は、処理部7の処理内容が異なるのみであり、互いに対応する部分には同一の参照符号を付して説明を省略する。

[0082]

本実施形態では、図6に示すように、処理部7によって、まず電圧値AD1, AD2の検出が行われ(ステップS1)、その検出結果に基づいて各スイッチ素子5の操作の有無が検出されて、その検出結果が外部機器に出力される(ステップS11)。

[0083]

ステップS11の処理をより詳細に説明すると、処理部7には、図7に示すようなスイッチ位置判定用テーブルT2が予め登録されている。そのテーブルT2には、各スイッチ素子5が単独で操作されたときに電圧値AD1, AD2が取り得る値の範囲を規定する2個の電圧値区間Q2, Q3からなるセットU1が、スイッチ素子5ごとに対応付けられて設定されている。その各電圧値区間Q2, Q3は、所定の下限値(C1, C2, C3・・・), (E1, E2, E3・・・)及び上限値(D1, D2, D3・・・), (F1, F2, F3・・・)によって規定されており、電磁ノイズの影響、製造バラッキ等による電圧値AD1, AD

2のバラツキ等を考慮して誤検出が起こらないように所定の幅を持たせて設定するのが好ましい。なお、各電圧値区間Q2,Q3は、理論的な計算結果に基づいて設定してもよく、実際に各操作スイッチ5を操作して試験して得られる測定値に基づいて設定してもよい。

[0084]

そして、ステップS1で検出された電圧値AD1,AD2が、複数のセットU1のうちのいずれのセットU1の電圧値区間Q2,Q3内に属するかを判定することにより、スイッチ素子5の操作の有無、及びいずれのスイッチ素子5が操作されたかが検出される。より詳細には、検出された電圧値AD1,AD2が複数のセットU1のうちの同一のセットU1の電圧値区間Q2,Q3内に属している場合(例えば、C1<AD1<D1であり、かつE1<AD2<F1である場合)にのみ、スイッチ操作ありと判定されて、そのセットU1に対応するスイッチ素子5が操作されたことを示す信号が外部機器に出力される。それ以外の場合、すなわち、電圧値AD1,AD2が互いに異なるセットU1の電圧値区間Q2,Q3内に属している場合や、電圧値AD1,AD2のいずれか一方又は両方がいずれのセットU1の電圧値区間Q2,Q3内にも属していない場合には、スイッチ操作なしを示す信号が外部機器に出力される。

[0085]

本実施形態でも、このステップS1, S11を繰り返すことにより、スイッチ素子5の操作状態が検出される。

[0086]

以上のように、本実施形態では、検出した電圧値AD1, AD2がいずれのセットU1の電圧値区間Q2, Q3内に属するかを判定するという簡単な判定処理だけで、スイッチ操作の有無及びいずれのスイッチ素子5が操作されたかを容易に検出することができる。

[0087]

<第3実施形態>

図8は、本発明の第3実施形態に係る入力受付装置の入力受付処理のフローチャートである。本実施形態に係る入力受付装置が前述の第1実施形態に係る入力

受付装置と実質的に異なる点は、処理部7の処理内容が一部異なるのみであり、 互いに対応する部分には同一の参照符号を付して説明を省略する。

[0088]

本実施形態では、複数のスイッチ素子5が同時に操作された場合(以後、「複数操作状態(複数導通状態)」という)を排除して、1個のスイッチ素子5が操作された場合(以後、「単数操作状態(単数導通状態)」のみについて入力の受け付けを行うようになっている。そこで、処理部7の具体的処理内容を説明する前に、複数導通状態と単数導通状態との判定原理について説明する。

[0089]

まず、前述の図3に示すように、安定接触状態となる接触抵抗値Rcの値よりも小さな値である基準抵抗値Rmin(ここで、Rmin<Rcst)を導入し、接触抵抗値Rcが仮にその基準抵抗値RminとなるときのAD1-AD2の値をVminとすると、前記式(4)より、そのVminは、

【数7】

$$AD1-AD2 = \frac{V1 * (Rmin)}{(R1+R2+Rmin)} = Vmin$$
 ... (7)

[0091]

と与えられる。本実施形態では、この値 V m i n (第2の基準値)を用いて、複数操作状態か単数操作状態かを判定している。より詳細には以下のような原理に基づいている。

[0092]

図9は単数操作状態における抵抗体1,3の回路構成を模式的に示す図であり、図10は図9の回路上の各ポイントの電圧値を示す図であり、図11は2個のスイッチ素子5が同時に操作された複数操作状態における抵抗体1,3の回路構成を模式的に示す図であり、図12は図11の回路上の各ポイントの電圧値を示す図である。図9及び図11において、R1~R4は抵抗体1,3の対応する各部分の分割抵抗値である。図12では、簡単のため、接触抵抗値Rcが分割抵抗値R3よりも小さい場合について示している。

[0093]

このように、複数操作状態が生じた際、Rc<R3となっている場合には、図12に示されるように、AD1-AD2<0となるため、複数導通状態が生じていることを容易に判定することができる。なお、単数操作状態では、図10に示されるように、AD1-AD2>0となる。

[0094]

また、複数操作状態が生じた際に、R c \geq R 3 となっている場合には、A D 1 - A D 2 \geq 0 となるが、複数操作状態における A D 1 - A D 2 の値は、単数操作状態における A D 1 - A D 2 の値よりも小さくなるため、上記の基準値 V m i n を適切に設定することにより、A D 1 - A D 2 の値と基準値 V m i n との大小関係により、基準単数操作状態と複数操作状態とを判定できる。すなわち、A D 1 - A D 2 が、基準値 V m i n 未満である場合には、複数操作状態であると判断できる。

[0095]

なお、スイッチ素子5に対する操作の有無は、前述の第1実施形態の場合と同様に、AD1-AD2の値と基準値Vstとの大小関係より判定できる。

[0096]

そこで、本実施形態に係る処理部7の入力受付処理では、図8に示すように、 前述の図4のステップS2の代わりにステップS12の処理が行われるようになっている。なお、ステップS12以外の処理内容は、前述の図4の処理内容と同 一であるため、説明を省略する。

[0097]

ステップS12では、ステップS1で検出された電圧値AD1, AD2の引き 算値(AD1-AD2)が、基準値Vmin以上、かつ基準値Vst以下の範囲 内にあるか否かが判断され、その範囲内にある場合にはスイッチ操作ありと判断 されてステップS3に進む一方、その範囲内にない場合にはスイッチ操作なしと 判断されてステップS1に戻るようになっている。

[0098]

これによって、本実施形態によれば、複数のスイッチ素子5が操作されている

のにかかわらず、1個のスイッチ素子5が操作されているものと誤判断されて、 操作されているスイッチ素子5の特定が誤って行われてしまうのを防止すること ができる。

[0099]

<第4実施形態>

図13は、本発明の第4実施形態に係る入力受付装置の入力受付処理のフローチャートである。本実施形態に係る入力受付装置が前述の第1実施形態に係る入力受付装置と実質的に異なる点は、処理部7の処理内容が一部異なるのみであり、互いに対応する部分には同一の参照符号を付して説明を省略する。

[0100]

本実施形態では、複数導通状態において操作されているスイッチ素子5を特定するために、図13に示すように、前述の図4のステップS2とステップS3との間に新たなステップS13が挿入されるとともに、それに伴ってステップS14がさらに追加されている。こによって、スイッチ操作の有無の判定、単数操作状態における操作されているスイッチ素子5の特定、及び複数操作状態における操作されている各スイッチ素子5の特定が可能となっている。

$[0\ 1\ 0\ 1]$

ステップS2でスイッチ操作ありと判定された場合には、ステップS13に進み、AD1-AD2の値が基準値Vmin以下であるかが判断されることにより、スイッチ素子5の操作状態が単数操作状態及び複数操作状態のいずれになっているかが判断され、単数操作状態と判断された場合にはステップS3に進み前述の場合と同様な処理が行われて操作が行われているスイッチ素子5の特定等が行われる一方、複数操作状態と判断された場合にはステップS14に進む。

[0102]

ステップS14では、ステップS1で検出された電圧値AD1, AD2に基づいて下記の原理により、いずれの複数個のスイッチ素子5が操作されているかが判定されて、その検出結果が外部機器に出力され、ステップS1に戻る。

[0103]

ステップS14の処理をより詳細に説明すると、処理部7には、図14に示す

ようなスイッチ位置判定用テーブルT3が予め登録されている。そのテーブルT3には、複数個のスイッチ素子5が同時に操作されたときに電圧値AD1,AD2が取り得る値の範囲を規定する2個の電圧値区間Q4,Q5からなるセットU2が、操作される複数個のスイッチ素子5の組み合わせ態様の種類の数だけ設定され、その各組み合わせ態様に対応付けられている。その各電圧値区間Q4,Q5は、所定の下限値(α 1, α 2, α 3···),(γ 1, γ 2, γ 3···)及び上限値(β 1, β 2, β 3···),(δ 1, δ 2, δ 3···)によって規定されており、電磁ノイズの影響、製造バラッキ等による電圧値AD1,AD2のバラッキ等を考慮して誤検出が起こらないように所定の幅を持たせて設定するのが好ましい。なお、各電圧値区間Q4,Q5は、理論的な計算結果に基づいて設定してもよく、実際に各操作スイッチ5を操作して試験して得られる測定値に基づいて設定してもよい。

[0104]

例えば、前述の図11で示されるように、2個のスイッチ素子5が同時に操作され、2箇所で抵抗体1, 3間の導通が生じている場合には、電圧値AD1, AD2の値は、下記の式(8), (9) によって一義的に決定される。

$[0\ 1\ 0\ 5]$

【数8】

$$AD1 = \frac{V1*R4}{(R1+R4+\frac{R3+Rc}{2})} + \frac{\Omega*Rc}{(R3+Rc)} \cdots (8)$$

$$AD2 = \frac{V1*R4}{(R1+R4+\frac{R3+Rc}{2})} + \frac{\Omega*R3}{(R3+Rc)} \cdots (9)$$

ただし、Ωは下記の通りである。

$$\Omega = \frac{V1* (R4 + \frac{R3 + Rc}{2})}{(R1 + R4 + \frac{R3 + Rc}{2})} - \frac{V1*R4}{(R1 + R4 + \frac{R3 + Rc}{2})}$$

[0106]

すなわち、抵抗体1,3の一方側端部1a,3aから各スイッチ素子5までの 距離は既知であるため、接触抵抗値Rcの値を予め予測しておくことにより、検 出した電圧値AD1,AD2の値より、複数のスイッチ素子5のうちの2個のス イッチ素子5がどのような組み合わせ態様で操作されたかを判定できるようにな っている。よって、上記式(8),(9)を用いることによっても、上記の各セ ットU2の電圧値区間Q4,Q5を設定することができる。

[0107]

3個以上のスイッチ素子5が同時に操作された場合についても、同様な考え方で、電圧値AD1, AD2より操作されたスイッチ素子5を判定できる。

[0108]

このステップS14における実際の判定処理では、ステップS1で検出された電圧値AD1, AD2が、複数のセットU2のうちのいずれのセットU2の電圧値区間Q4, Q5内に属するを判定することにより、複数個のスイッチ素子5が

どのような組み合わせ態様で操作されたかが検出される。より詳細には、検出された電圧値AD1,AD2が複数のセットU2のうちの同一のセットU2の電圧値区間Q4,Q5内に属している場合(例えば、 α 1<AD1< β 1であり、かつ γ 1<AD2< δ 1である場合)にのみ、そのセットU2に対応する組み合わせ態様で複数個のスイッチ素子5が操作されたことを示す信号が外部機器に出力される。それ以外の場合、すなわち、電圧値AD1,AD2が互いに異なるセットU2の電圧値区間Q4,Q5内に属している場合や、電圧値AD1,AD2のいずれか一方又は両方がいずれのセットU2の電圧値区間Q4,Q5内にも属していない場合には、スイッチ操作なしを示す信号が外部機器に出力される。

[0109]

本実施形態でも、図13に示す各ステップの処理をその流れに従って繰り返す ことにより、スイッチ素子5の操作状態が検出される。

[0110]

以上のように、本実施形態によれば、上述の第1実施形態と同様な効果が得られるとともに、複数個のスイッチ素子5が同時に操作された場合にも、検出した電圧値AD1, AD2に基づいていずれのスイッチ素子5が操作されたかを判定することができ、多様な操作入力を受け付けることができる。

[0 1 1 1]

また、AD1-AD2の値に基づいて、ステップS13にてスイッチ素子5の操作状態が単数操作状態又は複数操作状態のいずれであるかを判定してから、単数操作状態と複数操作状態との場合に分けて、操作されたスイッチ素子5の判定を行う構成であるため、操作されたスイッチ素子5の判定を正確に行うことができる。

$[0\ 1\ 1\ 2\]$

<第5実施形態>

図15は、本発明の第5実施形態に係る入力受付装置の入力受付処理のフローチャートである。本実施形態に係る入力受付装置が前述の第1実施形態に係る入力受付装置と実質的に異なる点は、処理部7の処理内容が異なるのみであり、互いに対応する部分には同一の参照符号を付して説明を省略する。

[0113]

本実施形態では、図15に示すように、処理部7によって、まず電圧値AD1 , AD2の検出が行われ(ステップS1)、その検出結果に基づいて各スイッチ素子5の操作の有無が検出されて、その検出結果が外部機器に出力される(ステップS15)。

[0114]

ステップS15の処理をより詳細に説明すると、処理部7には、前述の図7及び図14のスイッチ位置判定用テーブルT2, T3が予め登録されており、そのテーブルT2, T3を用いて、いずれのスイッチ素子5が操作されているかが判定される。

[0115]

具体的には、ステップS1で検出された電圧値AD1, AD2が、テーブルT2, T3の複数のセットU1, U2のうちのいずれのセットU1, U2の電圧値区間Q2, Q3及びQ4, Q5内に属するかを判定することにより、各スイッチ素子5についての操作の有無が判定され、その判定結果が外部機器に出力される。

[0116]

すなわち、検出された電圧値AD1, AD2がテーブルT2の複数のセットU1のうちの同一のセットU1の電圧値区間Q2, Q3内に属している場合(例えば、C1<AD1<D1であり、かつE1<AD2<F1である場合)には、そのセットU1に対応する1個のスイッチ素子5が操作されていると判定される。

[0117]

また、電圧値AD1, AD2がテーブルT3の複数のセットU2のうちの同一のセットU2の電圧値区間Q4, Q5内に属している場合(例えば、 α 1<AD1< β 1であり、かつ γ 1<AD2< δ 1である場合)には、そのセットU2に対応する組み合わせ態様で複数個のスイッチ素子5が操作されていると判定される。

[0118]

それ以外の場合、すなわち電圧値AD1, AD2が互いに異なるセットU1,

U2の電圧値区間Q2,Q3及びQ4,Q5内に属している場合や、電圧値AD1,AD2のいずれか一方又は両方がいずれのセットU1,U2の電圧値区間Q2,A3及びQ4,Q5内にも属していない場合には、スイッチ操作なしと判定される。

[0119]

本実施形態でも、このステップS1, S15を繰り返すことにより、スイッチ素子5の操作状態が検出される。

[0120]

以上のように、本実施形態では、検出した電圧値AD1, AD2がいずれのセットU1, U2の電圧値区間Q2, Q3及びQ4, Q5内に属するかを判定するという簡単な判定処理だけで、スイッチ操作の有無、及びいずれの1又は複数個のスイッチ素子5が操作されたかを容易に検出することができる。

[0121]

<第6実施形態>

図16は、本発明の第6実施形態に係る入力受付装置の入力受付処理のフローチャートである。本実施形態に係る入力受付装置が前述の第1実施形態に係る入力受付装置と実質的に異なる点は、処理部7の処理内容が異なるのみであり、互いに対応する部分には同一の参照符号を付して説明を省略する。

$[0 \ 1 \ 2 \ 2]$

本実施形態の構成について具体的に説明する前に、本実施形態において解決し ようとしている課題及びその解決手段について説明する。

[0123]

スイッチ素子 5への押圧操作が行われた際は、その操作の押圧力又は押圧量は時間経過に伴って図 1 7に示すように変化する。そして、例えば、押圧力又は押圧量(あるいはそれに対応する他の値)が所定の基準レベル(F o n)を上回った場合に操作が開始された(スイッチ素子 5 がオンした)と判定され、押圧力又は押圧量が基準レベル(F o n)を下回った場合に操作が終了(解除)された(スイッチ素子 5 がオフした)と判定される。

[0124]

なお、図17中の期間T1はスイッチ素子5がオンしていると判定される期間を示し、期間T2はスイッチ素子5がオフしていると判定される期間を示している。また、図18は、図17の操作における抵抗体1,3間の接触抵抗値Rcの時間変化の様子を示すグラフを示したものであり、図18中の抵抗値Rcstは前述の図3の抵抗値Rcstと同一であり、押圧力に対する基準レベル(Fon)に対応する接触抵抗値Rcに対応している。また、図18中の抵抗値Rminは前述の図3に示す抵抗値Rminと同一である。

[0125]

しかし、上記のように押圧力又は押圧量等と単一の基準レベル(Fon)との関係により操作の開始及び終了の判定を行うようにした場合には、以下のような問題が生じる。

[0126]

すなわち、図17に示すように、基準レベル(Fon)を上回る十分な押圧強度で操作が行われた場合には、押圧操作の押圧力又は押圧量等が基準レベル(Fon)を上回った後に、押圧力又は押圧量等が不本意にふらついた場合でも、期間T1の間はスイッチ素子5がオンしているとの判定が保持される。しかし、図19に示すように、基準レベル(Fon)の近傍の押圧強度で操作が行われた場合において、押圧力又は押圧量等の不本意なふらつきが生じた場合には、押圧力又は押圧量等が基準レベル(Fon)をまたいで変動し、本来は1回の操作であるのに複数回の操作が行われたものとして誤って入力されてしまうこととなる。なお、図19中の期間T3はスイッチ素子5がオンしていると判定される期間を示し、期間T4はスイッチ素子5がオフしていると判定される期間を示している。また、図20は、図18の操作における抵抗体1,3間の接触抵抗値Rcの時間変化の様子を示すグラフを示したものである。また、図17及び図19中のW1は、操作中に押圧力等の不本意なふらつきが生じた際のふらつき幅を示している。

[0127]

そこで、本実施形態では、操作の有無の判定基準として第1及び第2の基準レベルを設け、操作中の押圧力等の不本意なふらつきに対する対策を講じている。

すなわち、図21に示すように、操作の有無の判定基準として第1の基準レベル (Fon, Rcst, Vst) と、第2の基準レベル (Foff, Roff, Voff) とを設けている。

[0128]

ここで、第1の基準レベル(Fon,Rcst,Vst)は操作の開始時点を判定するためのものであり、第2の基準レベル(Foff,Roff,Voff)は操作の終了時点を判定するためのものである。また、基準レベル(Fon,Foff)は操作の押圧力又は押圧量に対するものであり、基準レベル(Rcst,Roff)は抵抗体1,3間の接触抵抗値Rcに対するものであり、基準レベル(Vst,Voff)は前述の電圧値AD1,AD2の引き算値AD1-AD2に対するものであり、これらの基準レベルは互いに対応している。すなわち、操作が行われた際の押圧力又は押圧量が基準レベル(Fon又はFoff)であるときに、抵抗体1,3間の接触抵抗値Rcは基準レベル(Rcst又はRoff)にあり、かつ、電圧値AD1,AD2の引き算値AD1-AD2は基準レベル(Vst又はVoff)にある。また、基準レベル(Rcst)と基準レベル(Vst)との関係は前述の式(5)により与えられ、基準レベル(Voff)との関係は下記の式(10)により与えられる。

[0129]

【数9】

$$AD1-AD2 = \frac{V1 * (Roff)}{(R1+R2+Roff)} = Voff$$
 ... (10)

[0130]

次に、第1の基準レベル(Fon, Rcst, Vst)と第2の基準レベル(Foff, Roff, Voff)との大小関係について説明する。操作の押圧力又は押圧量に対する基準レベル(Fon, Foff)を基準として、図21に示すように、基準レベル(Fon)よりも基準レベル(Foff)が小さな値になるように各レベルが設定される。これに伴って、基準レベル(Rcst)と基準レベル(Roff)とでは、基準レベル(Roff)の方が大きな値となり、基

準レベル($V \circ f \circ f$)とでは基準レベル($V \circ f \circ f$)の方が大きな値となる。

[0131]

ここで、本実施形態の場合、第2の基準レベル(Voff)の設定値は、Vst<Voff(Voff)の設定値は、Vst<Voff(Voff)の能囲で任意に取ることが可能であり、操作強度のふらつきによる操作回数の誤検知を防止するためには、第1の基準レベル(Fof)と第2の基準レベル(Foff)との差が十分に大きくなるように設定するのが好ましい。

[0132]

そして、本実施形態では、電圧値AD1,AD2の引き算値AD1-AD2に対する第1及び第2の基準レベル(Vst, Voff)を用いて、値AD1-AD2が、第1の基準レベル(Vst)よりも大きな値からそれよりも小さな値になったか否かを判定し、値AD1-AD2が第1の基準レベル(Vst)を下回った時点で、1回分の操作が開始された(スイッチ素子5がオンされた)と判定するようになっている。また、第1の基準レベル(Vst)を下回った値AD1-AD2が第2の基準レベル(Voff)を上回ったか否かを判定し、値AD1-AD2が第2の基準レベル(Voff)を上回った時点で、1回分の操作が終了された(スイッチ素子5がオフされた)と判定するようになっている。

[0133]

これによって、操作が行われて電圧値AD1,AD2の引き算値AD1-AD2が第1の基準レベル(Vst)を下回り、操作の開始が検出されると、値AD1-AD2が第1の基準レベル(Vst)よりも値の大きい第2の基準レベル(Voff)を上回るまでは操作が継続していると判定されるため、図22に示すように、第1の基準レベル(Fon)の近傍の押圧強度で操作が行われた場合において、押圧力又は押圧量等の不本意なふらつきにより、押圧力又は押圧量等が第1の基準レベル(Fon)をまたいで変動した場合であっても、本来は1回の操作であるのに複数回の操作が行われたものとして誤って判定されることがない。なお、図22中の期間T5はスイッチ素子5がオンしていると判定される期間を示し、期間T6はスイッチ素子5がオフしていると判定される期間を示してい

る。

[0134]

また、複数回(例えば、2回)の操作を入力する場合には、図23に示すように、各回の操作の間で押圧強度が第2の基準レベル(Foff)以下になるように、意識的な押圧強度の増減を行うことにより、複数回の操作を入力することができる。なお、図23中の期間T7はスイッチ素子5がオンしていると判定される期間を示し、期間T8はスイッチ素子5がオフしていると判定される期間を示している。また、図23中のW2は意識的な操作強度の増減幅を示している。

[0135]

次に、本実施形態に係る処理部7の入力受付処理の具体的内容について説明する。本実施形態に係る入力受付処理は、図16に示すように、実質的に前述の図4の処理内容にステップS16, S17を追加したような内容となっている。

[0136]

すなわち、まずステップS1で、電圧値AD1,AD2の検出が行われる。続くステップS2で、AD1-AD2の値が第1の基準レベル(Vst)以下であるか否か、すなわちいずれかのスイッチ素子5への操作が開始されたか否かが判定される。そして、いずれかのスイッチ素子5への操作が開始されたと判断された場合にはステップS3に進む一方、いずれのスイッチ素子5についても操作が開始されていないと判断された場合にはステップS1に戻り、いずれかのスイッチ素子5への操作が開始されるまでステップS1、S2の処理が繰り返される。

[0137]

ここで、ステップS2において、スイッチ素子5の操作が検出されなかった場合には、スイッチ操作なし(スイッチオフ)を示す信号を外部機器に出力するようにしてもよい。

[0138]

ステップS3, S4では、前述の図4のステップS3, S4と同様な処理が行われ、位置計算値Lx/Lが前述の複数の計算区間Q1のうちのいずれに属するかを判定することにより、いずれのスイッチ素子5が操作されたかが判定されて、ステップS16に進む。このステップS4において、特定されたスイッチ素子

5が操作された (オンされた) ことを示す信号を外部機器に出力するようにして もよい。

[0139]

ステップS16では、電圧値AD1, AD2の検出が行われる。続くステップS17で、AD1-AD2の値が第2の基準レベル(Voff)を上回っているか否か、すなわちそれまで行われていたスイッチ素子5への操作が終了されたか否かが判定される。そして、スイッチ素子5への操作が終了されたと判断された場合にはステップS1に戻る一方、スイッチ素子5への操作が終了されていないと判断された場合にはステップS16に戻り、スイッチ素子5への操作が終了するまでステップS16, S17の処理が繰り返される。なお、ステップS17において、スイッチ素子5の操作の終了が検出された場合には、スイッチ操作終了(スイッチオフ)を示す信号を外部機器に出力するようにしてもよい。

[0140]

そして、このようなステップ $S1 \sim S4$, S16, 17が繰り返されることにより、スイッチ素子5の操作検出が行われる。

[0 1 4 1]

なお、この図16の処理では、ステップS2で操作の開始が検出されてステップS3,S4にてスイッチ位置検出が行われた後は、ステップS17で操作の終了が検出するまで、ステップS16,S17の処理が繰り返されるため、操作開始の検出時点から操作終了の検出時点までの期間において、操作開始が検出された直後のタイミングで、ステップS3,S4によるスイッチ位置検出が1回だけ行われるようになっている。

[0142]

以上のように、本実施形態においても、スイッチ素子5への操作の有無の判定に第1及び第2の2つの基準レベル(Vst, Voff)を用いる点及びそれに関連する点を除いて、第1実施形態とほぼ同様な効果が得られるとともに、操作が行われて電圧値AD1, AD2の引き算値AD1-AD2が第1の基準レベル(Vst)を下回り、操作の開始が検出されると、値AD1-AD2が第1の基準レベル(Vst)よりも値の大きい第2の基準レベル(Voff)を上回るま

では操作が継続していると判定されるため、押圧力又は押圧量等の不本意なふら つきにより、本来は1回の操作であるのに複数回の操作が行われたものとして誤 って判定されるのを防止できる。

[0143]

また、本実施形態では、操作開始の検出時点から操作終了の検出時点までの期間において、操作開始直後のタイミングでステップS3,S4によるスイッチ位置検出が1回だけ行われるようになっているため、1回の操作に対してスイッチ位置検出を1回だけ行うのが好ましいような場合に適している。

[0144]

<第7実施形態>

図24は、本発明の第7実施形態に係る入力受付装置の入力受付処理のフローチャートである。本実施形態に係る入力受付装置が前述の第6実施形態に係る入力受付装置と実質的に異なる点は、処理部7の処理内容が異なるのみであり、互いに対応する部分には同一の参照符号を付して説明を省略する。

[0145]

本実施形態に係る処理部7の処理内容が第6実施形態に係る処理部7の処理内容と異なる点は、図24に示すように、ステップS17の判断処理によりスイッチ素子5への操作が終了されていないと判断された場合の処理の戻り先が、ステップS16からステップS3に変更された点である。これによって、本実施形態では、ステップS2で操作の開始が検出された後は、ステップS17で操作の終了が検出するまで、ステップS3,S4のスイッチ位置の判定処理が繰り返されるようになっている。このため、操作開始の検出時点から操作終了の検出時点までの期間内におけるステップS3,S4の繰り返し処理の速度を調節することにより、その期間内において、スイッチ位置を定期的に複数回検出する構成としたり、スイッチ位置を実質的に連続的に検出する構成としたりすることができる。

[0146]

なお、本実施形態では、操作開始の検出時点から操作終了の検出時点までの期間内においてスイッチ位置の検出が繰り返し実行され、AD1-AD2の値が第2の基準レベル(Voff)の近傍に位置した状態でスイッチ位置の検出が行わ

れる場合があるため、第2の基準レベル(Voff)を第6実施形態の場合よりも小さめの値に設定しておくのが望ましい。これは、抵抗体1,3間の接触抵抗値Rcが過度に大きい状態でスイッチ位置の検出を行っても、正確なスイッチ位置の検出は困難だからである。

[0147]

以上のように、本実施形態においても、ステップS17の判断処理の結果に基づいた処理の戻り先が一部変更された点及びそれに関連する点を除いて、第6実施形態と同様な効果が得られるとともに、操作開始の検出時点から操作終了の検出時点までの期間内におけるステップS3,S4の繰り返し処理の速度を調節することにより、その期間内において、スイッチ位置を定期的に複数回検出する構成としたり、スイッチ位置を実質的に連続的に検出する構成としたりすることができる。

[0148]

<第8実施形態>

図25は、本発明の第8実施形態に係る入力受付装置の入力受付処理のフローチャートである。本実施形態に係る入力受付装置が前述の第7実施形態に係る入力受付装置と実質的に異なる点は、処理部7の処理内容が一部異なるのみであり、互いに対応する部分には同一の参照符号を付して説明を省略する。本実施形態に係る処理部7の処理内容は、図15に示すように、第7実施形態に係る処理部7の処理内容に前述の第4実施形態に係る処理部7の処理内容を組み合わせたような構成となっている。

[0149]

すなわち、本実施形態では、複数導通状態において操作されているスイッチ素子5を特定するために、図25に示すように、前述の図24のステップS2とステップS3との間に前述の図13のステップS13が挿入されるとともに、それに伴って前述の図13のステップS14がさらに追加されている。こによって、スイッチ操作の有無の判定、単数操作状態における操作されているスイッチ素子5の特定、及び複数操作状態における操作されている各スイッチ素子5の特定が可能となっている。

[0150]

ここで、本実施形態では、前述の第1及び第2の基準レベル(Vst,Voff)の他に、第3の基準レベル(Vmin)を導入し、その第3の基準レベル(Vmin)を用いて、操作が行われた際の単数操作状態か、複数操作状態かの判定を行うようになっている。この第3の基準レベル(Vmin)は、前述の第3実施形態における基準値Vminと同一であり、単数操作状態、複数操作状態の判定原理も第3実施形態と同様である。また、第3の基準レベル(Vmin)の値は、第1及び第2の基準レベル(Vst,Voff)よりも小さな値に設定される。

[0151]

次に、具体的な処理内容について説明する。なお、図25中の各ステップの処理内容自体は、前述の対応するステップの内容と同様であるため、詳細な説明は 省略する。

[0152]

ステップS2でスイッチ操作開始が検出された場合には、ステップS13に進み、AD1-AD2の値が基準値Vmin(第3の基準レベル)以下であるかが判断されることにより、スイッチ素子5の操作状態が単数操作状態及び複数操作状態のいずれになっているかが判断され、単数操作状態と判断された場合にはステップS3に進む一方、複数操作状態と判断された場合にはステップS14に進み、各ステップS4、S14にて、操作が行われているスイッチ素子5の特定が行われて、ステップS16に進む。

[0153]

ステップS16で、電圧値AD1, AD2の検出が行われ、続くステップS17で、スイッチ素子5への操作が終了されたか否かが判定される。そして、スイッチ素子5への操作が終了されたと判断された場合にはステップS1に戻る一方、スイッチ素子5への操作が終了されていないと判断された場合にはステップS13に戻り、ステップS17で操作の終了が検出するまで、ステップS3,S4,S13,S14のスイッチ位置検出のための処理が繰り返される。

[0154]

なお、変形例として、ステップS17の判断処理によりスイッチ素子5への操作が終了されていないと判断された場合の処理の戻り先を、第6実施形態のようにステップS16に設定してもよい。

[0155]

以上のように、本実施形態においても、第7実施形態と同様な効果が得られる とともに、複数個のスイッチ素子5が同時に操作された場合にも、検出した電圧 値AD1, AD2に基づいていずれのスイッチ素子5が操作されたかを判定する ことができ、多様な操作入力を受け付けることができる。

[0156]

また、AD1-AD2の値に基づいて、ステップS13にてスイッチ素子5の操作状態が単数操作状態又は複数操作状態のいずれであるかを判定してから、単数操作状態と複数操作状態との場合に分けて、操作されたスイッチ素子5の判定を行う構成であるため、操作されたスイッチ素子5の判定を正確に行うことができる。

[0157]

<変形例>

図26は、前述の第1ないし第8実施形態に係る入力受付装置の変形例の要部構成を示す図である。この変形例では、前述の各実施形態に係る線状の抵抗体1,3の代わりに、図26に示すように、一方向に帯状に長く延びる抵抗体1,3が設けられている。この抵抗体1,3は、その長手方向に垂直な横幅方向に所定の幅を有しており、所定の間隔をあけて絶縁基板21上に略平行に配設されている。そして、スイッチ素子5の押圧操作に伴って、両抵抗体1,3間がそのスイッチ素子5を介して間接的に導通するようになっている。

[0158]

図27は、前述の第1ないし第8実施形態に係る入力受付装置の他の変形例の 要部構成を示す図である。この変形例では、前述の各実施形態に係る線状の抵抗 体1,3の代わりに、図27に示すように、所定の幅を有する帯状の抵抗体1, 3が略平行に対向して設けられているとともに、スイッチ素子5が省略されてお り、いずれか一方の抵抗体1,3(例えば、抵抗体1)に対して押圧操作が直接 的に行われ、その操作された抵抗体1,3の部分が局所的に弾性変形し、相手側の抵抗体1,3(例えば、抵抗体3)に直接的に電気接触し、それによって抵抗体1,3間がその接触部を介して直接的に導通するようになっている。この両抵抗体1,3間の電気接触は、押圧操作の解除に伴って解除される。

[0159]

【発明の効果】

請求項1及び12に記載の発明によれば、第1の抵抗体における長手方向の一方側端部に第1の定電圧が印加され、その他方側端部が第1の電圧検出位置として設定され、第2の抵抗体の一方側端部が第2の電圧検出位置として設定され、その他方側端部がグランドに接続又は第1の定電圧よりも低い第2の定電圧を印加され、第1の電圧検出位置及び第2の電圧検出位置の電圧値に基づいて抵抗体間の導通状況を検出するようになっているため、操作により抵抗体間に直接的又は間接的な導通が生じた際に、第1の電圧検出位置及び第2の電圧検出位置の電圧値に基づいて抵抗体間の導通状況(両抵抗体に印加された電圧の導通位置についての分圧等)を、抵抗体間の接触抵抗等の影響を受けずに簡易な回路構成により正確に検出することができる。このため、例えば、抵抗体の長手方向又は一方向についての導通位置の検出等を正確に行うことができ、入力内容を正確に受け付けることができる。

[0160]

また、操作により抵抗体間に直接的又は間接的な導通が生じた際に、第1の電 圧検出位置及び第2の電圧検出位置の電圧値に基づいて、抵抗体間の接触抵抗等 を正確に検出することができる。このため、例えば操作状態の不良(押圧力が不 十分等)により抵抗体間の接触抵抗が一定の基準より大きい場合には、入力の受 け付けを行わないなどの対策を容易に講じることができ、信頼性の向上が図れる

[0161]

さらに、第1の電圧検出位置及び第2の電圧検出位置の電圧値に基づいて、抵 抗体の長手方向の何箇所で操作による導通が生じているか、及び各導通箇所の導 通位置を検出することができ、多様な操作入力に対応可能である。

[0162]

請求項2及び13に記載の発明によれば、抵抗体間の接触抵抗等の影響を受けずに抵抗体の長手方向についての導通位置の検出を正確に行うことができる。

[0163]

請求項3及び14に記載の発明によれば、抵抗体の導通位置を特定するための所定の位置計算値を、変数L, Lx, V1, V2, AD1, AD2の関係より容易に算出することができる。

[0164]

請求項4及び15に記載の発明によれば、操作が不十分である等の理由により、操作により生じた抵抗体間の直接的又は間接的な導通点の接触抵抗が大きい場合には、それに伴って第1の電圧検出位置と第2の電圧検出位置との間の電位差が大きくなるため、その電位差が所定の値以下であるか否かを判定することにより、操作による抵抗体間の導通が生じたか否かを高い信頼性で容易に判定することができる。

[0165]

請求項5及び16に記載の発明によれば、第1の電圧検出位置と第2の電圧検出位置との電位差に基づいて抵抗体間に導通が生じたと判定された場合にのみ、変数L, Lx, V1, V2, AD1, AD2の関係より、導通位置を特定するための所定の位置計算値が算出され、導通位置の検出が行われるため、操作が不十分である等の要因により抵抗体間の導通が不十分な状態で、導通位置(スイッチ位置)の検出が行われるのを防止することができ、導通位置の検出の信頼性の向上が図れる。

[0166]

請求項6及び17に記載の発明によれば、第1の電圧検出位置の電圧値と前記第2の電圧検出位置の電圧値とが、予め設定された複数の電圧区間のいずれに属するかを判定するという簡単な判定処理だけで、操作による抵抗体間の導通の有無及び導通位置(スイッチ位置)を容易に検出することができる。

$[0\ 1\ 6\ 7\]$

請求項7及び18に記載の発明によれば、長手方向の1箇所で抵抗体間に導通

[0168]

また、導通箇所が1箇所か複数箇所かを判定できるため、導通が複数箇所であるのにかかわらず、導通が1箇所であるとして導通位置の検出が誤って行われる等の誤検出を防止することができる。

[0169]

請求項8及び19に記載の発明によれば、値AD1-AD2に基づいて前記抵抗体間の導通状況が前記複数導通状態にあると判定した上で、各導通位置の検出を行うため、各導通位置の検出を正確に行うことができる。

[0170]

請求項9及び20に記載の発明によれば、長手方向の1箇所で抵抗体間に導通が生じている場合よりも、複数箇所で抵抗体間に導通が生じている場合の方が値AD1-AD2が小さくなるため、基準値Vst, Vstを調節することにより、抵抗体間の導通の有無、及び導通箇所が1箇所か複数箇所かの判定を容易に行うことができ、その結果、導通が複数箇所であるのにかかわらず、導通が1箇所であるとして導通位置の検出が誤って行われる等の誤検出を防止することができる。

[0171]

請求項10及び21に記載の発明によれば、値AD1-AD2に基づいて前記抵抗体間に複数箇所で導通が生じていると判定した上で、第1の電圧検出位置及び第2の電圧検出位置の各電圧値を予め設定された複数の電圧区間に当てはめて各導通位置の検出を行うため、例えば、操作が不十分である等の要因により抵抗体間の導通が不十分な状態で位置検出が行われたり、導通が1箇所でのみ生じているのに、複数箇所で導通が生じているものとして導通位置の検出が誤って行わ

れるのを防止することができ、導通位置 (スイッチ位置) の検出の信頼性の向上が図れる。

[0172]

請求項11及び22に記載の発明によれば、第1の電圧検出位置の電圧値と前 記第2の電圧検出位置の電圧値とが、予め設定された複数の電圧区間のいずれに 属するかを判定するという簡単な判定処理だけで、両抵抗体に設定される複数の スイッチ位置のうちの各スイッチ位置でどのような組み合わせ態様で導通が生じ ているかを容易に検出することができる。

[0173]

請求項23及び30に記載の発明によれば、操作が行われて第1の電圧検出位置と第2の電圧検出位置との電位差が第1の基準レベルを下回り、抵抗体間の直接的又は間接的な導通が生じた判定されると、前記電位差が第1の基準レベルよりも値の大きい第2の基準レベルを上回るまでは抵抗体間の直接的又は間接的な導通が継続していると判定されるため、抵抗体間の直接的又は間接的な導通発生を検出した際に、操作力の不本意な変動により前記電位差が第1の基準レベルの近傍でふらついた場合でも、本来は一回の操作であるのに複数回操作が行われたとして誤って入力が受け付けられるのを防止することができる。

[0174]

請求項24及び31に記載の発明によれば、抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、抵抗体間の接触抵抗等の影響を受けずに抵抗体の長手方向についての導通位置の検出を正確に行うことができる。

[0175]

請求項25及び32に記載の発明によれば、抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、 抵抗体の長手方向についての導通位置の検出を、受け付けるべき操作の内容に応 じて、1回、定期的に複数回、又は実質的に連続的に正確に行うことができる。

[0176]

請求項26及び33に記載の発明によれば、抵抗体の導通位置を特定するため

の所定の位置計算値を、変数L, Lx, V1, V2, AD1, AD2の関係より容易に算出することができる。

[0177]

請求項27及び34に記載の発明によれば、長手方向の1箇所で抵抗体間に導通が生じている場合よりも、複数箇所で抵抗体間に導通が生じている場合の方が第1及び第2の両電圧検出位置間の電圧値の引き算値が小さくなるため、第1ないし第3の各基準レベルの値を調節することにより、抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、導通箇所が1箇所か複数箇所かの判定を容易に行うことができる。

[0178]

また、導通箇所が1箇所か複数箇所かを判定できるため、導通が複数箇所であるのにかかわらず、導通が1箇所であるとして導通位置の検出が誤って行われる等の誤検出を防止することができる。

[0179]

請求項28及び35に記載の発明によれば、抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、第1及び第2の両電圧検出位置間の電圧値の引き算値に基づいて抵抗体間の導通状況が前記複数導通状態にあると判定した上で、各導通位置の検出を行うため、各導通位置の検出を正確に行うことができる。

[0180]

請求項29及び36に記載の発明によれば、抵抗体間の直接的又は間接的な導通の発生を検出した時点からその導通の終了を検出するまでの期間内において、第1及び第2の両電圧検出位置間の電圧値の引き算値に基づいて抵抗体間の導通状況が前記複数導通状態にあると判定した上で、第1の電圧検出位置及び第2の電圧検出位置の各電圧値を予め設定された複数の電圧区間に当てはめて各導通位置の検出を行うため、例えば、操作が不十分である等の要因により抵抗体間の導通が不十分な状態で位置検出が行われたり、導通が1箇所でのみ生じているのに、複数箇所で導通が生じているものとして導通位置の検出が誤って行われるのを防止することができ、導通位置(スイッチ位置)の検出の信頼性の向上が図れる

0

【図面の簡単な説明】

【図1】

本発明の第1実施形態に係る入力受付装置の構成を模式的に示す図である。

【図2】

抵抗体間の導通が生じた際の回路構成を模式的に示す図である。

【図3】

操作時の押圧力又は押圧量と抵抗体間の接触抵抗との関係を示すグラフである

0

【図4】

図1の入力受付装置による入力受付処理のフローチャートである。

【図5】

スイッチ位置判定のためのテーブル構成を示す図である。

【図6】

本発明の第2実施形態に係る入力受付装置の入力受付処理のフローチャートである。

【図7】

スイッチ位置判定のためのテーブル構成を示す図である。

【図8】

本発明の第3実施形態に係る入力受付装置の入力受付処理のフローチャートである。

【図9】

抵抗体間の導通が1箇所で生じた際の回路構成を模式的に示す図である。

【図10】

図9の回路上の各ポイントの電圧値を示す図である。

【図11】

抵抗体間の導通が2箇所で生じた際の回路構成を模式的に示す図である。

【図12】

図11の回路上の各ポイントの電圧値を示す図である。

【図13】

本発明の第4実施形態に係る入力受付装置の入力受付処理のフローチャートである。

【図14】

スイッチ位置判定のためのテーブル構成を示す図である。

【図15】

本発明の第5実施形態に係る入力受付装置の入力受付処理のフローチャートである。

【図16】

本発明の第6実施形態に係る入力受付装置の入力受付処理のフローチャートである。

【図17】

十分な操作強度で操作が行われた際の押圧力又は押圧量の時間変化の様子を示すグラフである。

【図18】

図17の操作における接触抵抗の時間変化の様子を示すグラフである。

【図19】

閾値近傍の操作強度で操作が行われた際の押圧力又は押圧量の時間変化の様子 を示すグラフである。

【図20】

図19の操作における接触抵抗の時間変化の様子を示すグラフである。

【図21】

操作時の押圧力又は押圧量と抵抗体間の接触抵抗との関係を示すグラフである

【図22】

閾値近傍の操作強度で操作が行われた際の押圧力又は押圧量の時間変化の様子 を示すグラフである。

【図23】

2回の操作が行われた際の押圧力又は押圧量の時間変化の様子を示すグラフで

ある。

【図24】

本発明の第7実施形態に係る入力受付装置の入力受付処理のフローチャートである。

【図25】

本発明の第8実施形態に係る入力受付装置の入力受付処理のフローチャートである。

【図26】

変形例に係る入力受付装置の要部の構成を示す図である。

【図27】

他の変形例に係る入力受付装置の要部の構成を示す図である。

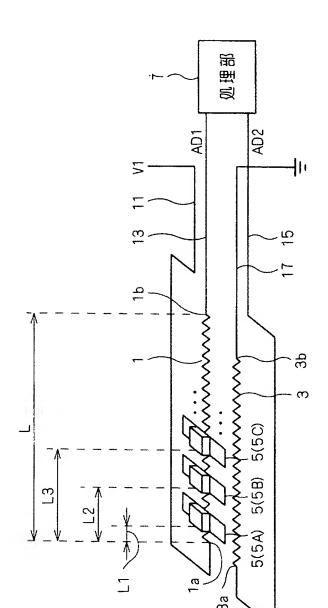
【符号の説明】

- 1,3 抵抗体
- 5 スイッチ素子
- 7 処理部

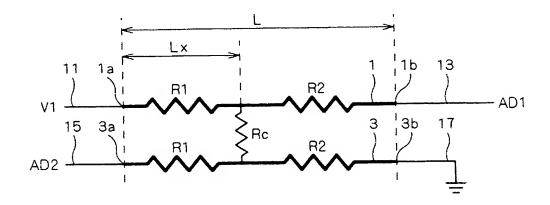
【書類名】

【図1】

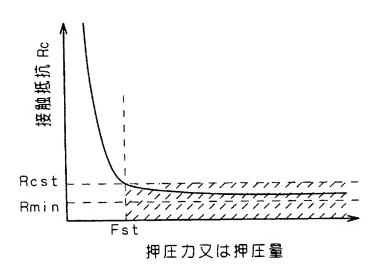
図面



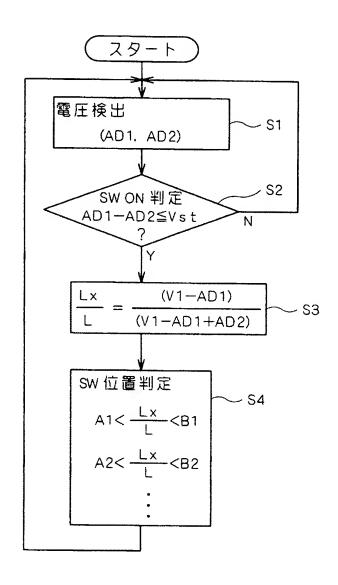
【図2】



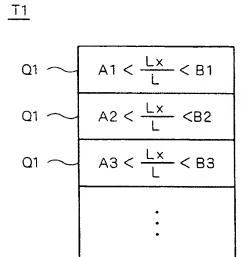
【図3】



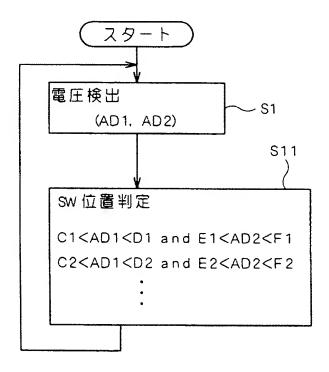
【図4】



[図5]

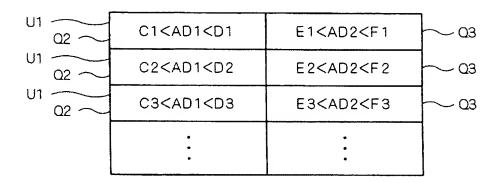


【図6】

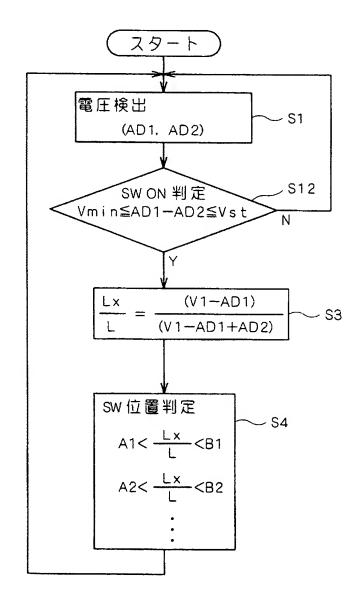


【図7】

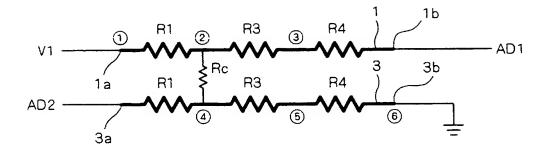
<u>T2</u>



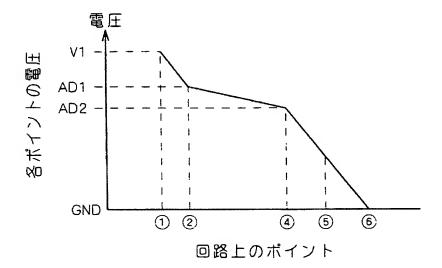
【図8】



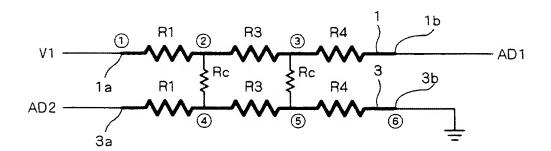
【図9】



【図10】

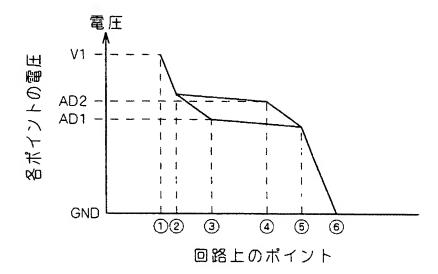


【図11】



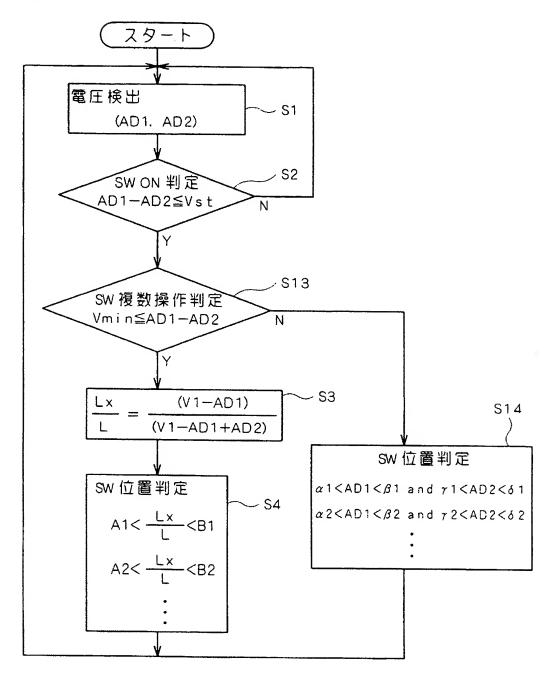


【図12】

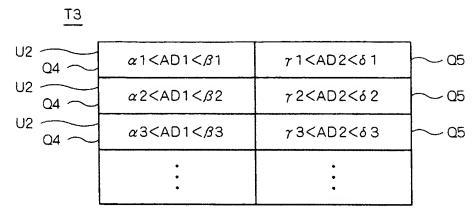




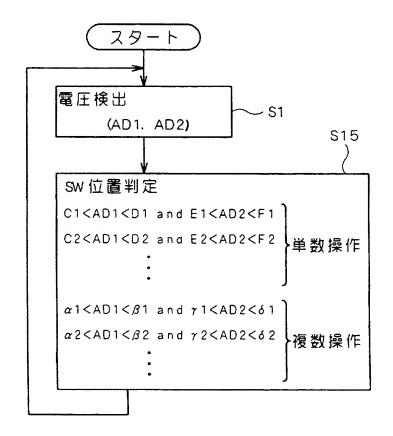




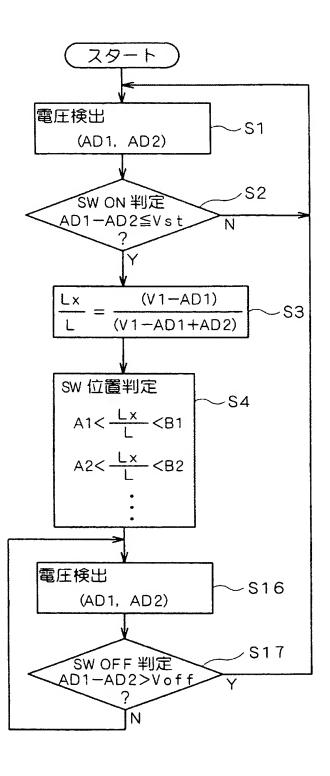




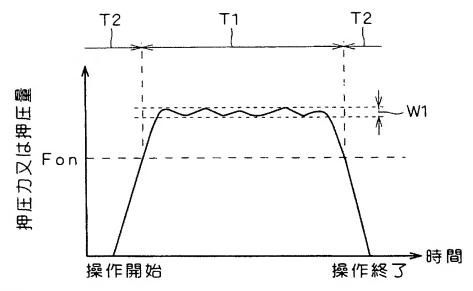
【図15】



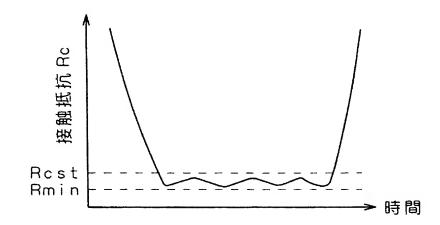




【図17】

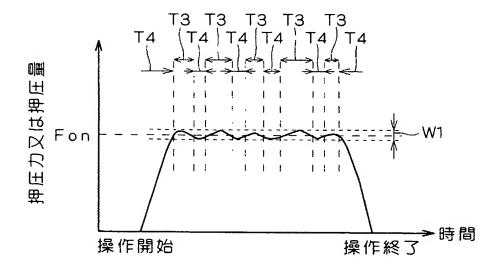


【図18】

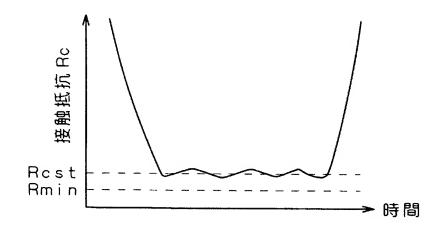




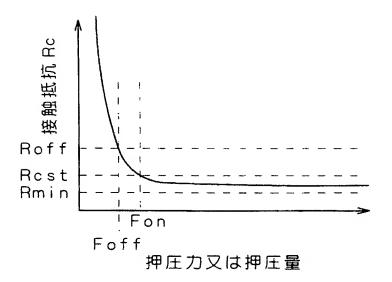
【図19】



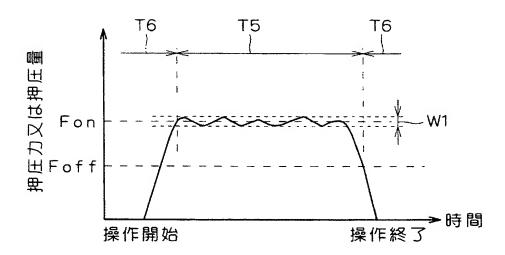
【図20】



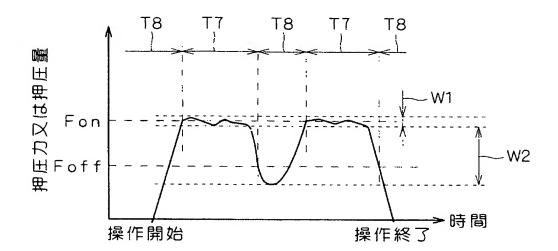
【図21】



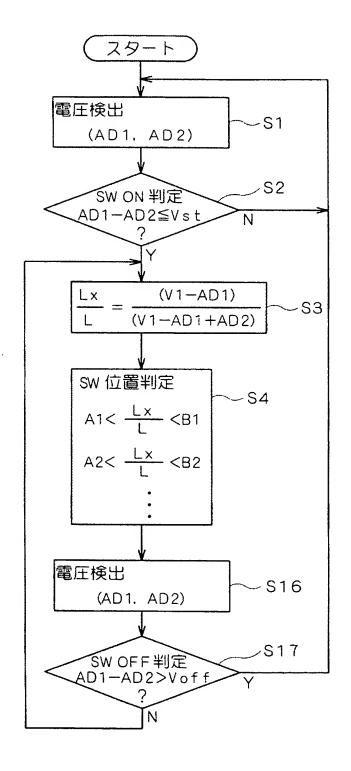
【図22】



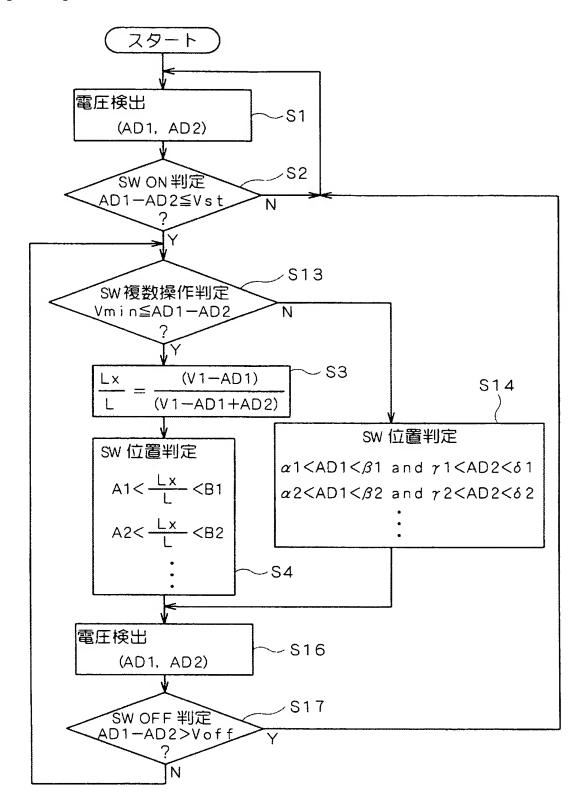
【図23】



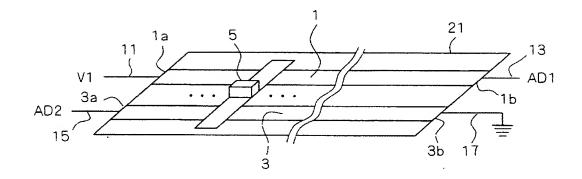
【図24】



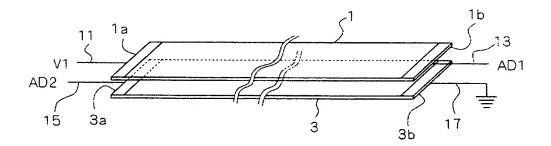
【図25】



【図26】



【図27】



ページ: 1/E

【書類名】 要約書

【要約】

【課題】 簡易な回路構成により、抵抗体間の接触抵抗等の影響を受けずに、操作による抵抗体間の導通状況を正確に検出して入力を受け付けることができる入力受付装置及び入力受付方法を提供する。

【解決手段】 第1及び第2の抵抗体1,3は、同一の長さL及び単位長さ当たり一定の同一抵抗値を有して平行配置されている。複数のスイッチ素子5は、その抵抗体1,3間に導通可能に設けられている。抵抗体1の一方側端部1aは配線11を介して所定の定電圧V1が印加される。抵抗体1の他方側端部1bの電圧値AD1が配線13を介して処理部7によって検出される。抵抗体3の一方側端部3aの電圧値AD2が抵抗体15を介して処理部7によって検出される。抵抗体3の他方側端部3bは配線17を介してグランドに接続される。そして、検出される電圧値AD1,AD2に基づいて、各スイッチ素子5の操作状態が処理部7によって検出される。

【選択図】 図1

認定・付加情報

特許出願の番号 特願2002-331790

受付番号 50201727884

書類名 特許願

担当官 末武 実 1912

作成日 平成14年11月20日

<認定情報・付加情報>

【特許出願人】

【識別番号】 395011665

【住所又は居所】 愛知県名古屋市南区菊住1丁目7番10号

【氏名又は名称】 株式会社オートネットワーク技術研究所

【特許出願人】

【識別番号】 000183406

【住所又は居所】 三重県四日市市西末広町1番14号

【氏名又は名称】 住友電装株式会社

【特許出願人】

【識別番号】 000002130

【住所又は居所】 大阪府大阪市中央区北浜四丁目5番33号

【氏名又は名称】 住友電気工業株式会社

【代理人】 申請人

【識別番号】 100089233

【住所又は居所】 大阪市中央区城見1丁目4番70号 住友生命〇

BPプラザビル10階 吉田・吉竹・有田特許事

務所

【氏名又は名称】 吉田 茂明

【選任した代理人】

【識別番号】 100088672

【住所又は居所】 大阪市中央区城見1丁目4番70号 住友生命〇

BPプラザビル10階 吉田・吉竹・有田特許事

務所

【氏名又は名称】 吉竹 英俊

【選任した代理人】

【識別番号】 100088845

【住所又は居所】 大阪市中央区城見1丁目4番70号 住友生命〇

BPプラザビル10階 吉田・吉竹・有田特許事

次頁有

認定・付加情報 (続き)

務所

【氏名又は名称】 有田 貴弘

特願2002-331790

出願人履歴情報

識別番号

[395011665]

1. 変更年月日 2000年11月 1日

[変更理由] 名称変更

住 所 愛知県名古屋市南区菊住1丁目7番10号氏 名 株式会社オートネットワーク技術研究所

特願2002-331790

出願人履歴情報

識別番号

[000183406]

1. 変更年月日 1990年 8月24日 [変更理由]

新規登録

住 所 三重県四日市市西末広町1番14号

氏 名 住友電装株式会社

特願2002-331790

出願人履歴情報

識別番号

[000002130]

1. 変更年月日

1990年 8月29日

[変更理由]

新規登録

住 所 氏 名 大阪府大阪市中央区北浜四丁目5番33号

住友電気工業株式会社